

## FIȘA DISCIPLINEI

|                       |                                     |  |  |  |  |
|-----------------------|-------------------------------------|--|--|--|--|
| Denumirea disciplinei | <b>CIRCUITE INTEGRATE ANALOGICE</b> |  |  |  |  |
|-----------------------|-------------------------------------|--|--|--|--|

|                   |        |           |   |                    |   |
|-------------------|--------|-----------|---|--------------------|---|
| Codul disciplinei | DI 301 | Semestrul | 5 | Numărul de credite | 7 |
|-------------------|--------|-----------|---|--------------------|---|

|               |  |                            |    |   |    |    |
|---------------|--|----------------------------|----|---|----|----|
| Facultatea    | Electronică, Telecomunicații și Tehnologia Informației | Numărul orelor pe semestru |    |   |    |    |
| Domeniul      | Inginerie electronică și telecomunicații               | Total                      | C  | S | L  | P  |
| Specializarea | Tehnologii și sisteme de telecomunicații               |                            | 42 | - | 28 | 14 |

|  |  |    |
|--|--|----|
| Categorია formativă a disciplinei<br>DF – fundamentală, DID – în domeniu, DS – de specialitate, DC – complementară |  | DF |
| Categorია de opționalitate a disciplinei<br>DI – impusă, DO – opțională, DL – liber aleasă (facultativă)           |  | DI |

|                       |                            |   |
|-----------------------|----------------------------|---|
| Discipline anterioare | Obligatorii (condiționare) | Materiale si Componente, Bazele Electrotehnicii, DCE, SCS.      |
|                       | Recomandate                | Materiale si Componente, Bazele Electrotehnicii, DCE, SCS, CID. |

|                        |   |
|------------------------|---|
| Obiective              | -structuri analogice elementare: parametri, analiza, proiectare, optimizare performante<br>-aplicatii fundamentale cu structuri analogice elementare: analiza, proiectare, optimizare.<br>-aplicatii complexe cu structuri analogice elementare: analiza, proiectare, optimizare.<br>-principii fundamentale in circuitele analogice, aplicatii.<br>-circuite analogice neliniare: analiza, proiectare, optimizare. |
| Conținut (descriptori) | AO, OTA, ADC, DDA, CC, aplicatii cu circuitele elementare specifice, comparatoare, generatoare de semnal, redresoare, detectoare, modulatori, stabilizatoare, convertori dc-dc, convertori AD, convertori DA, PLL, circuite de esantionare si memorare, VCO, multiplicatoare, circuite transliniare.  |

|   |  |  |            |
|---|--|--|------------|
| Sistemul de evaluare:   |  |  |            |
| Evaluarea finală*   | Forma (E - examen, C - colocviu, VP - verificare pe parcurs) |  | E T        |
|   | Probele evaluării prin E / C:                                |  |            |
|   | 1.   | ; sarcini ; condiții de lucru                          | pondere %; |
|   | 2.   | ; sarcini ; condiții de lucru                          | pondere %; |
| Stabilirea notei finale (procentaje)  | Evaluare finală prin examen / colocviu                       |  | ET         |
|   | Evaluarea pe parcurs*  | Activitatea la seminar / colocviu / proiect / practică | 10%        |
|   |  | Teste pe parcurs [număr]                               | 3          |
|   |  | Lucrări de specialitate, teme de casă [număr]          | 4          |
| *) La toate formele de evaluare se precizează tipul: T - tradițional, CC - cu calculatorul, M – mixt. |  |  |            |

|                       |   |           |
|-----------------------|---|-----------|
| Titularul disciplinei | Gradul didactic, titlul, prenume, NUME            | Semnătura |
|                       | <b>COJAN NECULAI, conferentiar doctor inginer</b> |           |