

FIȘA DISCIPLINEI

Denumirea disciplinei	CIRCUITE INTEGRATE DIGITALE				
-----------------------	------------------------------------	--	--	--	--

Codul disciplinei	DI 211	Semestrul	4	Numărul de credite	6
-------------------	--------	-----------	---	--------------------	---

Facultatea	Electronică, Telecomunicații și Tehnologia Informației	Numărul orelor pe semestru				
Domeniul	Inginerie electronică și telecomunicații	Total	C	S	L	P
Specializarea	Tehnologii și sisteme de telecomunicații	84	42	-	28	14

Categoria formativă a disciplinei DF – fundamentală, DID – în domeniu, DS – de specialitate, DC – complementară					DID
Categoria de opționalitate a disciplinei DI – impusă, DO – opțională, DL – liber aleasă (facultativă)					DI

Discipline anterioare	Obligatorii (condiționare)	-
	Recomandate	Dispozitive electronice

Obiective	<ul style="list-style-type: none"> - prezentarea familiilor de circuite integrate digitale - prezentarea unor metode de sinteza si de analiza a circuitelor logice - prezentarea unor clase de circuite logice si aplicatii
Conținut (descriptori)	Funcții logice: modelare, forme canonice, minimizare, implementare. MUX/DEMUX, codificatoare/decodificatoare, comparatoare, sumatoare/scazatoare, ALU, latch-uri, bistabili, mașini secvențiale. Initializare. Diagrame de tranziție a stărilor.

Sistemul de evaluare:			
Evaluarea finală*	Forma (E - examen, C - colocviu, VP - verificare pe parcurs)		E
	Probele evaluării prin E / C:		
	1. lucrari practice de laborator si 2 teste pe parcurs (M).....30% 2. proiectarea unui bloc digital (CC).....10% 3. examen – test cu 4 probleme (T).....60%		
Stabilirea notei finale (procentaje)	Evaluare finală prin examen / colocviu		60%
	Evaluarea pe parcurs*	Activitatea la seminar / colocviu / proiect / practică	10%
		Teste pe parcurs [2]	10%
		Lucrări de specialitate, teme de casă [13]	20%
*) La toate formele de evaluare se precizează tipul: T - tradițional, CC - cu calculatorul, M – mixt.			

Titularul disciplinei	Gradul didactic, titlul, prenume, NUME	Semnătura
	Conf. dr. ing. Damian IMBREA	