

FIȘA DISCIPLINEI

Denumirea disciplinei	MEMORII SEMICONDUCTOARE						
Codul disciplinei	DIS417M	Semestrul	8	Numărul de credite	5		
Facultatea	Electronica si Telecomunicatii	Numărul orelor pe semestru					
Domeniul	Inginerie electronică și telecomunicații	Total	C	S	L	P	
Specializarea	Microelectronica, optoelectronica si nanotehnologii	56	42	-	14	-	
Categorica formativă a disciplinei DF – fundamentală, DID – în domeniu, DS – de specialitate, DC – complementară					DS		
Categorica de opționalitate a disciplinei DI – impusă, DO – opțională, DL – liber aleasă (facultativă)					DO		
Discipline anterioare	Obligatorii (condiționare)						
	Recomandate	Tehnici de proiectare VLSI analogice, Tehnici de proiectare VLSI digitale					
Obiective	Însușirea cunoștințelor legate de proiectarea și implementarea celulelor elementare și a blocurilor de memorie semiconductoare.						
Conținut (descriptori)	Proiectarea celulelor elementare și a blocurilor de memorie; Tehnici de optimizare a blocurilor de memorie;						
Sistemul de evaluare:							
Evaluarea finală*	Forma (E - examen, C - colocviu, VP - verificare pe parcurs)						
	Probele evaluării prin C:						
	1. lucrare scrisa		T	75%;			
2. implementarea celule memorie		M	25%				
Stabilirea notei finale (procentaje)	Evaluare finală prin examen / colocviu						
	Evaluarea pe parcurs*	Activitatea la laborator - M				25%	
		Teste pe parcurs [număr] - 1				-	
Lucrări de specialitate, teme de casă [număr]						-	
*) La toate formele de evaluare se precizează tipul: T - tradițional, CC - cu calculatorul, M – mixt.							
Titularul disciplinei	Gradul didactic, titlul, prenume, NUME					Semnătura	
	Șef lucrări dr. ing. Liviu Țigăeru						